

COSIDE®

The Design Environment for Heterogeneous Systems



COSEDA Technologies GmbH 社によって設計プラットフォーム COSIDE®は、革新的なハードウェアとソフトウェアの組み合わせによるな異種のシステムを開発、設計する為の最適なツールです。このソフトウェアツール COSIDE®は、非常に複雑なアナログおよびデジタルシステムをモデル化、シミュレートする為の SystemC /SystemC AMS 標準規格に基づく世界初の商用設計環境です。

COSEDA Technologies GmbH

Koenigsbruecker Str. 124
01099 Dresden, Germany

Contact:

Karsten Einwich
Phone +49 351 321 490 11
karsten.einwich@coseda-tech.com

www.coseda-tech.com

Japan Sales:



PI research LABO
パイリサーチラボ
東京都日野市南平6-10-8
Phone: 042 511 1540
yanagi@pi-rlabo.com

異種システム設計の解決

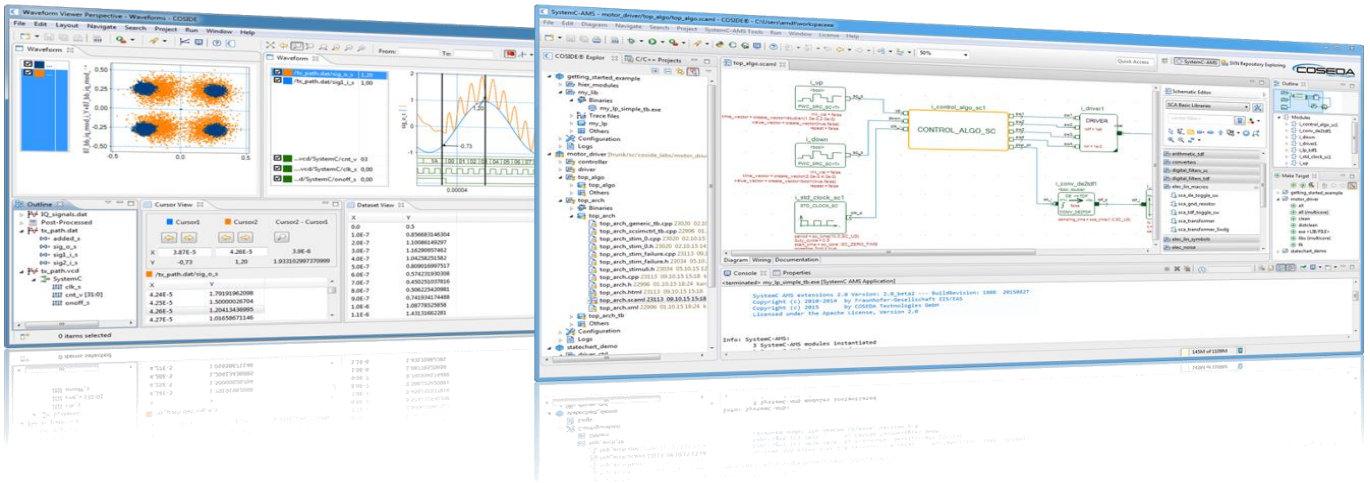
COSIDE®は、異種環境で複雑な電子システムの設計プロセスのアナログとデジタルの世界とアイデア、コンセプトと実装の間のギャップを解決します。それは、共同開発の異なる世界を考慮した総合的な設計アプローチを可能にします。COSIDE®は、システム全体のモデリングと仮想プロトタイプを可能にします。COSIDE®は、お客様に簡単に検証方法、そして革新的なシステムレベル設計、モデリングとシミュレーションを効率的に利用可能にします。

COSIDE®は可能にします:

- ミックスドシグナルドメインの仮想プロトタイプを簡単に作成

- 最先端の設計手法の習得
- 洗練されたシステムレベル技術へのエン트리レベルの低減
- 効率的なモデル作成とシステムの検証
- 開発サイクルの初期段階で重要な設計上の欠陥を発見
- 巨大で最も複雑なシステムの取り扱い
- 実機テスト前のシステムの分析と最適化
- SW チームと HW チーム間の共同作業の改善
- 実行可能な IP 保護された仕様を顧客に提供
- ライセンスフリーの任意の数のシミュレーションを実行
- モデルの置き換えと再利用
- 超高速シミュレーション
- モデルの品質の向上
- HW/SW 全体のシステムのデバッグ

COSEDA
Technologies



応用分野

- 安全の重要な車載システム (TIER1 and TIER2)
- 通信分野と RF システム
- 制御システム
- 高速 I/F
- Smart cards

COSIDE®の主要機能

- アナログおよびミックスドシグナル HW&SW の組み合わせ
- 簡単に、高速に数多くのシミュレーションツールにモデルのエクスポート(Matlab, Cadence, Synopsys, etc.)
- Windows/Linux 対応
- 仮想プロトタイプ作成プロセスの自動化
- System インテグレーションと block-level 検証
- 使い方が簡単な回路図エントリ
- 数多くの事前に用意された基本ライブラリ素子
- 超高速のシミュレーション
- ISO26262 準拠の設計プロセスのサポート
- 自動コード生成
- スクリプト制御可能な mixed-signal 波形ビューワ
- Regression テスト
- Integrated version control
- IP 保護モデルの生成(black-box で実行可能なモデル)
- システムレベルでのモンテカルトシミュレーション
- UVM とアサーションベースのミックドシグナル検証と回帰テスト

- フォーマルベリフィケーション
- SystemC AMS と Spice 込み込み
- IEEE 1666-2011 SystemC TLM サポート

COSIDE®を使用するきっかけ

品質の大幅な増加と組み合わせで時間とコスト削減が SystemC の AMS プラットフォームのユーザーのための重要な利点です。COSIDE®との組み合わせで SystemC AMS は、非常に複雑な産業の課題や理論的な問題を解決するためのアプローチになります。

- **市場投入への時間の削減 (Time to Market reduction)** は、すべての産業に重要かつ競争上の優位です。ハードおよびソフトウェアコンポーネントの並行開発およびシミュレーション時間の大幅な削減がまさに 2 つの重要な理由です。
- **コスト削減 (Cost reduction)** は、開発時間の短縮の結果として現れますし、さらに、複雑な物理的な試験装置の代わりにシンプルな PC のセットアップで可能になります。
- **品質の改善 (Qualities improvement)** は、検証の強化の結果です。ソフトウェアコンポーネント、アナログ/ミックスド・シグナル・システムと複雑なハード/ソフトウェアシステムの新たな検証可能性が COSIDE®の最大の利点の一つです。

COSEDA とシステムレベル設計へ

お客様のすぐ近くに、私たちの強みがあります。当社の経験豊富なサービスチームは、個々のニーズに焦点を当てており

、最大限の柔軟性を持ってそれらに対応することができます。我々は COSIDE®の全体の実装プロセスに付き添い、システムレベル設計における最新のソリューションだけでなく、将来の課題を設計者に提供するために、追加のサービス契約やトレーニング提供することが出来ます。

- **Conception and Implementation:** COSEDA 技術チームは、その実現可能性を示すために、評価のプロセス中に COSIDE®の性能をデモンストレーションします。また、COSIDE®への移行をサポート、効率的な導入を保証するために、包括的な技術サポートを提供します。
- **After-Sales Service:** 当社は、個人や顧客固有のサービスを提供しています。当社の顧客は新たな発展のための技術的なサポートを利用するオプションがあります。
- **Trainings and Workshops:** 私たちは、設計者に COSIDE®のためだけでなく、システムレベル設計における将来の課題の習得して頂くための追加のワークショップやカスタムトレーニングを提供しています。

Gefördert durch:



aufgrund eines Beschlusses
des Deutschen Bundestages

EXIST

Existenzgründungen
aus der Wissenschaft

COSEDA
Technologies